|  |  |  |  |
| --- | --- | --- | --- |
| A | B | C | d |
| 1.------  2. I2Q4(1.625)=011010 3.(-0.5\*1.75)=1001(12 zer)  4.Stos=fragment obszaru pamieci danych, na którym adresacje realizuje wskaźnik stosu SP, typ LIFO, odwrotne pobieranie danych do zapisywania ich. Sluzy do zachowania i ochrony stanu procesora w trakcie ISR oraz zachowanie adresow rozkazami CALL, przekazanie parametrow do funkcji  5. DARAM=pamiec pozwalające na 2 dostepy w jednym cyklu procesora w każdym z blokow pamieci, Zaleta, zarówno CPU jak i peryferia mogą dokonywac zapisu i odczytu w tym samym cyklu.  6.Przy nasyceniu podczas przekroczeniu zakresu w akumulatorze ustawiana jest max lub min wartość. Sluży aby nie nastapiło przepełnienie i przekręcenie znaku warosci.  7.Przygotowane ISR- ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan.  8. Adr pośrednią- adresację rejestrową, trybu adresacji prostej, gdzie pojedyncze słowo binarne wskazuje lokalizacje operandu. LD \*AR1,A, adresem operandu jest zawartość aktywnego rejestru uzyta jako wskaznik  9.ustawnie flagi przerwania przez zew urzadzenie sprzetowe  10. po sprzętowym resecie 0xFF80 do0x FFFF, programowalny adres ustawiony przez programiste, poprzez nadanie nowej wartości (IPTR)\*128  11. Wait State - programowy generator cykli oczekiwania. Słuzy żeby opoznic dzialanie urzadzenia działającego wolnej niż procesor, aby nie spowalniac procesora.  12.W trybie repetycji nie tracimy czasu na rozkazy sprawdzające licznik i realizujące skok dziki sprzętowej obsłudze licznika.  13. MACR mnożenie z zaokragleniem  14.6 | 1.INTR ustawia bit na INTM w ST=1 żeby zablokowac przerwania maskowane, a TRAP tego nie ustawia, dotycza przerwan programowych  2. I2Q4(-1.625) =100110  3..(-0.25\*4)=wynik przekracza zakresem  4.Tablica..=obszar w pamieci programu w których są przechowywane czterosłowne wektory przerwan, bedace początkiem przerwan. Słuzy do wiazania przerwan procesora do obsługującymi je procedurami obsługi.  5.-----  6. Dodanie do akumulatora wartości, jeśli zawartość cześci AL akumulatora przekracza ½ LSB czesci AH akumulatora to nastapi zaokrąglenie, zapewnia dokładności wyników posrednich  7.automatycznie PC(L),PC(H), ISR zachowane procedura rejestry aktualnie uzywane w momencie rozpoczecia przerwania  8. Adr bezpośrednie - tryb adresowania odnoszący się do instrukcji, w których po kodzie rozkazu następuje adres argumentu umieszczonego w pamięci danych, LD @x,A, adresacja względem wskaźnika strony DP, albo wskaźnika stosu SP  9. ustawnie flagi przerwania przez wew urzadzenie sprzetowe  10. ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury  11. Bootowaniem- proces prowadzący do uruchomienia systemu operacyjnego. Słuzy  12.Sekcja to fragment programu zawierające jednorodne obiekty i poprzez laczenie tych samych sekcji we wspolne obszary ulatwia się organizacje danych w pamieci.  13.-----  14.1-3wykon | 1.sprzetowe zgłaszane przez urzadzenie a programowe po rozkazie RESET, IPTR w sprzętowym ma ustalona wartość 0x1FF, co daje adres 0xFF80, a programowy można ustalic adres (IPTR)\*128  2. I2Q4(1) =010000  3. (-0.75\*1)=101(13 zer)  4.------  5. Tablica..=obszar w pamieci programu w których są przechowywane czterosłowne wektory przerwan, bedace początkiem przerwan. Słuzy do wiazania przerwan procesora do obsługującymi je procedurami obsługi.  6. Rozsz.znak-to mechanizm pozwalajacy na zachowanie znaku danej ladowanej do wiekszego rejestru. Operacja realizowana za pomoca bitu SXM.  7. ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan, aby rozpocza przerwanie ustawiona flaga przerwania  8.LD# 10,A, operand w kodzie rozkazu użyteczne do inicjalizacji, od razu do akumulatora ladowana wartosc  9.ustawienie flagi przerwania na wskaźniku stosu  10. automatycznie PC(L),PC(H), ISR zachowane procedura rejestry aktualnie uzywane w momencie rozpoczecia przerwania  11. HOLD - Sygnał wejściowy, pozwalający zew urządzeniom na żądanie przejęcia kontroli nad magistralami.  12. zb konf=(\*.cmd), Definiuje gdzie w pamięci programu są umieszczone fragmenty kodu, bloki pamięci, nazwy plików wej. linkera . Opisuje przyporządkowanie plików wejściowych wyjściowym.  13. PSHD polozenie na stos  14.12 | 1.------  2. I2Q4(-1) =110000  3. (-0.5\*1,875)= 10001(11 zer)  4.DARAM=pamiec pozwalające na 2 dostepy w jednym cyklu procesora w każdym z blokow pamieci, Zaleta, zarówno CPU jak i peryferia mogą dokonywac zapisu i odczytu w tym samym cyklu.  5. Stos=fragment obszaru pamieci danych, na którym adresacje realizuje wskaźnik stosu SP, typ LIFO, odwrotne pobieranie danych do zapisywania ich. Sluzy do zachowania i ochrony stanu procesora w trakcie ISR oraz zachowanie adresow rozkazami CALL, przekazanie parametrow do funkcji  6.--------  7.po sprzętowym resecie 0xFF80 do0x FFFF, programowalny adres ustawiony przez programiste, poprzez nadanie nowej wartości (IPTR)\*128  8.READ A x, adresem operandu w pamieci progamu jest zawartość akumulatora.  9.ustanienie flagi przerwania przez wartość bitu OVA, OVB  10. Przygotowane ISR- ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan.  11. HALT powoduje zatrzymanie cyklu rozkazowego mikroprocesora z zachowaniem stanu wszystkich rejestrów. Jest on użyteczny przy poszukiwaniu błędów i poprawianiu programu  12.Linker wie jakie sekcje laczyc ze soba, bo wskazuje mu to zbior polecen konfiguracyjnych.  13.dodanie do akumulatora w specjalnej formie  14.10 |
| 1.------  2. I2Q4(1.625)=011010 3.(-0.5\*1.75)=1001(12 zer)  4.Stos=fragment obszaru pamieci danych, na którym adresacje realizuje wskaźnik stosu SP, typ LIFO, odwrotne pobieranie danych do zapisywania ich. Sluzy do zachowania i ochrony stanu procesora w trakcie ISR oraz zachowanie adresow rozkazami CALL, przekazanie parametrow do funkcji  5. DARAM=pamiec pozwalające na 2 dostepy w jednym cyklu procesora w każdym z blokow pamieci, Zaleta, zarówno CPU jak i peryferia mogą dokonywac zapisu i odczytu w tym samym cyklu.  6.Przy nasyceniu podczas przekroczeniu zakresu w akumulatorze ustawiana jest max lub min wartość. Sluży aby nie nastapiło przepełnienie i przekręcenie znaku warosci.  7.Przygotowane ISR- ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan.  8. Adr pośrednią- adresację rejestrową, trybu adresacji prostej, gdzie pojedyncze słowo binarne wskazuje lokalizacje operandu. LD \*AR1,A, adresem operandu jest zawartość aktywnego rejestru uzyta jako wskaznik  9.ustawnie flagi przerwania przez zew urzadzenie sprzetowe  10. po sprzętowym resecie 0xFF80 do0x FFFF, programowalny adres ustawiony przez programiste, poprzez nadanie nowej wartości (IPTR)\*128  11. Wait State - programowy generator cykli oczekiwania. Słuzy żeby opoznic dzialanie urzadzenia działającego wolnej niż procesor, aby nie spowalniac procesora.  12.W trybie repetycji nie tracimy czasu na rozkazy sprawdzające licznik i realizujące skok dziki sprzętowej obsłudze licznika.  13. MACR mnożenie z zaokragleniem  14.6 | 1.INTR ustawia bit na INTM w ST=1 żeby zablokowac przerwania maskowane, a TRAP tego nie ustawia, dotycza przerwan programowych  2. I2Q4(-1.625) =100110  3..(-0.25\*4)=wynik przekracza zakresem  4.Tablica..=obszar w pamieci programu w których są przechowywane czterosłowne wektory przerwan, bedace początkiem przerwan. Słuzy do wiazania przerwan procesora do obsługującymi je procedurami obsługi.  5.-----  6. Dodanie do akumulatora wartości, jeśli zawartość cześci AL akumulatora przekracza ½ LSB czesci AH akumulatora to nastapi zaokrąglenie, zapewnia dokładności wyników posrednich  7.automatycznie PC(L),PC(H), ISR zachowane procedura rejestry aktualnie uzywane w momencie rozpoczecia przerwania  8. Adr bezpośrednie - tryb adresowania odnoszący się do instrukcji, w których po kodzie rozkazu następuje adres argumentu umieszczonego w pamięci danych, LD @x,A, adresacja względem wskaźnika strony DP, albo wskaźnika stosu SP  9. ustawnie flagi przerwania przez wew urzadzenie sprzetowe  10. ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury  11. Bootowaniem- proces prowadzący do uruchomienia systemu operacyjnego. Słuzy  12.Sekcja to fragment programu zawierające jednorodne obiekty i poprzez laczenie tych samych sekcji we wspolne obszary ulatwia się organizacje danych w pamieci.  13.-----  14.1-3wykon | 1.sprzetowe zgłaszane przez urzadzenie a programowe po rozkazie RESET, IPTR w sprzętowym ma ustalona wartość 0x1FF, co daje adres 0xFF80, a programowy można ustalic adres (IPTR)\*128  2. I2Q4(1) =010000  3. (-0.75\*1)=101(13 zer)  4.------  5. Tablica..=obszar w pamieci programu w których są przechowywane czterosłowne wektory przerwan, bedace początkiem przerwan. Słuzy do wiazania przerwan procesora do obsługującymi je procedurami obsługi.  6. Rozsz.znak-to mechanizm pozwalajacy na zachowanie znaku danej ladowanej do wiekszego rejestru. Operacja realizowana za pomoca bitu SXM.  7. ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan, aby rozpocza przerwanie ustawiona flaga przerwania  8.LD# 10,A, operand w kodzie rozkazu użyteczne do inicjalizacji, od razu do akumulatora ladowana wartosc  9.ustawienie flagi przerwania na wskaźniku stosu  10. automatycznie PC(L),PC(H), ISR zachowane procedura rejestry aktualnie uzywane w momencie rozpoczecia przerwania  11. HOLD - Sygnał wejściowy, pozwalający zew urządzeniom na żądanie przejęcia kontroli nad magistralami.  12. zb konf=(\*.cmd), Definiuje gdzie w pamięci programu są umieszczone fragmenty kodu, bloki pamięci, nazwy plików wej. linkera . Opisuje przyporządkowanie plików wejściowych wyjściowym.  13. PSHD polozenie na stos  14.12 | 1.------  2. I2Q4(-1) =110000  3. (-0.5\*1,875)= 10001(11 zer)  4.DARAM=pamiec pozwalające na 2 dostepy w jednym cyklu procesora w każdym z blokow pamieci, Zaleta, zarówno CPU jak i peryferia mogą dokonywac zapisu i odczytu w tym samym cyklu.  5. Stos=fragment obszaru pamieci danych, na którym adresacje realizuje wskaźnik stosu SP, typ LIFO, odwrotne pobieranie danych do zapisywania ich. Sluzy do zachowania i ochrony stanu procesora w trakcie ISR oraz zachowanie adresow rozkazami CALL, przekazanie parametrow do funkcji  6.--------  7.po sprzętowym resecie 0xFF80 do0x FFFF, programowalny adres ustawiony przez programiste, poprzez nadanie nowej wartości (IPTR)\*128  8.READ A x, adresem operandu w pamieci progamu jest zawartość akumulatora.  9.ustanienie flagi przerwania przez wartość bitu OVA, OVB  10. Przygotowane ISR- ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan.  11. HALT powoduje zatrzymanie cyklu rozkazowego mikroprocesora z zachowaniem stanu wszystkich rejestrów. Jest on użyteczny przy poszukiwaniu błędów i poprawianiu programu  12.Linker wie jakie sekcje laczyc ze soba, bo wskazuje mu to zbior polecen konfiguracyjnych.  13.dodanie do akumulatora w specjalnej formie  14.10 |
| 1.------  2. I2Q4(1.625)=011010 3.(-0.5\*1.75)=1001(12 zer)  4.Stos=fragment obszaru pamieci danych, na którym adresacje realizuje wskaźnik stosu SP, typ LIFO, odwrotne pobieranie danych do zapisywania ich. Sluzy do zachowania i ochrony stanu procesora w trakcie ISR oraz zachowanie adresow rozkazami CALL, przekazanie parametrow do funkcji  5. DARAM=pamiec pozwalające na 2 dostepy w jednym cyklu procesora w każdym z blokow pamieci, Zaleta, zarówno CPU jak i peryferia mogą dokonywac zapisu i odczytu w tym samym cyklu.  6.Przy nasyceniu podczas przekroczeniu zakresu w akumulatorze ustawiana jest max lub min wartość. Sluży aby nie nastapiło przepełnienie i przekręcenie znaku warosci.  7.Przygotowane ISR- ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan.  8. Adr pośrednią- adresację rejestrową, trybu adresacji prostej, gdzie pojedyncze słowo binarne wskazuje lokalizacje operandu. LD \*AR1,A, adresem operandu jest zawartość aktywnego rejestru uzyta jako wskaznik  9.ustawnie flagi przerwania przez zew urzadzenie sprzetowe  10. po sprzętowym resecie 0xFF80 do0x FFFF, programowalny adres ustawiony przez programiste, poprzez nadanie nowej wartości (IPTR)\*128  11. Wait State - programowy generator cykli oczekiwania. Słuzy żeby opoznic dzialanie urzadzenia działającego wolnej niż procesor, aby nie spowalniac procesora.  12.W trybie repetycji nie tracimy czasu na rozkazy sprawdzające licznik i realizujące skok dziki sprzętowej obsłudze licznika.  13. MACR mnożenie z zaokragleniem  14.6 | 1.INTR ustawia bit na INTM w ST=1 żeby zablokowac przerwania maskowane, a TRAP tego nie ustawia, dotycza przerwan programowych  2. I2Q4(-1.625) =100110  3..(-0.25\*4)=wynik przekracza zakresem  4.Tablica..=obszar w pamieci programu w których są przechowywane czterosłowne wektory przerwan, bedace początkiem przerwan. Słuzy do wiazania przerwan procesora do obsługującymi je procedurami obsługi.  5.-----  6. Dodanie do akumulatora wartości, jeśli zawartość cześci AL akumulatora przekracza ½ LSB czesci AH akumulatora to nastapi zaokrąglenie, zapewnia dokładności wyników posrednich  7.automatycznie PC(L),PC(H), ISR zachowane procedura rejestry aktualnie uzywane w momencie rozpoczecia przerwania  8. Adr bezpośrednie - tryb adresowania odnoszący się do instrukcji, w których po kodzie rozkazu następuje adres argumentu umieszczonego w pamięci danych, LD @x,A, adresacja względem wskaźnika strony DP, albo wskaźnika stosu SP  9. ustawnie flagi przerwania przez wew urzadzenie sprzetowe  10. ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury  11. Bootowaniem- proces prowadzący do uruchomienia systemu operacyjnego. Słuzy  12.Sekcja to fragment programu zawierające jednorodne obiekty i poprzez laczenie tych samych sekcji we wspolne obszary ulatwia się organizacje danych w pamieci.  13.-----  14.1-3wykon | 1.sprzetowe zgłaszane przez urzadzenie a programowe po rozkazie RESET, IPTR w sprzętowym ma ustalona wartość 0x1FF, co daje adres 0xFF80, a programowy można ustalic adres (IPTR)\*128  2. I2Q4(1) =010000  3. (-0.75\*1)=101(13 zer)  4.------  5. Tablica..=obszar w pamieci programu w których są przechowywane czterosłowne wektory przerwan, bedace początkiem przerwan. Słuzy do wiazania przerwan procesora do obsługującymi je procedurami obsługi.  6. Rozsz.znak-to mechanizm pozwalajacy na zachowanie znaku danej ladowanej do wiekszego rejestru. Operacja realizowana za pomoca bitu SXM.  7. ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan, aby rozpocza przerwanie ustawiona flaga przerwania  8.LD# 10,A, operand w kodzie rozkazu użyteczne do inicjalizacji, od razu do akumulatora ladowana wartosc  9.ustawienie flagi przerwania na wskaźniku stosu  10. automatycznie PC(L),PC(H), ISR zachowane procedura rejestry aktualnie uzywane w momencie rozpoczecia przerwania  11. HOLD - Sygnał wejściowy, pozwalający zew urządzeniom na żądanie przejęcia kontroli nad magistralami.  12. zb konf=(\*.cmd), Definiuje gdzie w pamięci programu są umieszczone fragmenty kodu, bloki pamięci, nazwy plików wej. linkera . Opisuje przyporządkowanie plików wejściowych wyjściowym.  13. PSHD polozenie na stos  14.12 | 1.------  2. I2Q4(-1) =110000  3. (-0.5\*1,875)= 10001(11 zer)  4.DARAM=pamiec pozwalające na 2 dostepy w jednym cyklu procesora w każdym z blokow pamieci, Zaleta, zarówno CPU jak i peryferia mogą dokonywac zapisu i odczytu w tym samym cyklu.  5. Stos=fragment obszaru pamieci danych, na którym adresacje realizuje wskaźnik stosu SP, typ LIFO, odwrotne pobieranie danych do zapisywania ich. Sluzy do zachowania i ochrony stanu procesora w trakcie ISR oraz zachowanie adresow rozkazami CALL, przekazanie parametrow do funkcji  6.--------  7.po sprzętowym resecie 0xFF80 do0x FFFF, programowalny adres ustawiony przez programiste, poprzez nadanie nowej wartości (IPTR)\*128  8.READ A x, adresem operandu w pamieci progamu jest zawartość akumulatora.  9.ustanienie flagi przerwania przez wartość bitu OVA, OVB  10. Przygotowane ISR- ustawiona globalna maska przerwania INTM, inwidualny bit maski przerwania IMR, wartość wskaźnika stosu SP, poczatek procedury umieszczony w tablicy przerwan.  11. HALT powoduje zatrzymanie cyklu rozkazowego mikroprocesora z zachowaniem stanu wszystkich rejestrów. Jest on użyteczny przy poszukiwaniu błędów i poprawianiu programu  12.Linker wie jakie sekcje laczyc ze soba, bo wskazuje mu to zbior polecen konfiguracyjnych.  13.dodanie do akumulatora w specjalnej formie  14.10 |